

Andrzej Pawluczuk



Lista instrukcji mikroprocesora i8080/i8085

Białystok, czerwiec 2024 (rev. 1.11)



Zestaw rejestrów mikroprocesora I8080/I8085.

W operacji PUSH i POP występuje jako PSW										
8 bit		A		S	Z	AC	P	C		
				Flags					8 bit	
8 bit		B		C						8 bit
8 bit		D		E						8 bit
8 bit		H		L						8 bit
SP										
16 bit										
PC										
16 bit										

Procesor i8085 ma dodatkowe dwa nieudokumentowane wskaźniki (UI i V).

W operacji PUSH i POP występuje jako PSW										
8 bit		A	S	Z	UI	AC		P	V	C
8 bit		B	Flags					8 bit		
8 bit		D	C					8 bit		
8 bit		E	E					8 bit		
8 bit		H	L					8 bit		
16 bit		SP								
16 bit		PC								

W instrukcjach występuje „pseudo rejestr” określany jako *M* będący komórką pamięci o adresie zawartym w parze rejestrów *HL*.

I. Grupa instrukcji wejścia/wyjścia

Instrukcja	Znaczenie
IN port	wczytaj do akumulatora <i>A</i> bajt z urządzenia o adresie <i>port</i>
	$[A] \leftarrow [\text{port}]$
	Wskaźniki: bez zmian

Instrukcja	Znaczenie
OUT port	wyślij z akumulatora <i>A</i> bajt do urządzenia o adresie <i>port</i>
	[port] ← [A]
	Wskaźniki: bez zmian

II. Grupa instrukcji przesłania danych 8-bitowych

Instrukcja	Znaczenie
MOV reg1,reg2	przepisz zawartość rejestru <i>reg2</i> do rejestru <i>reg1</i>
	[reg1] ← [reg2]
	Wskaźniki: bez zmian
MOV reg,M	przepisz do rejestru <i>reg</i> zawartość bajtu pamięci o adresie zawartym w parze rejestrów <i>HL</i>
	[reg] ← [[HL]]
	Wskaźniki: bez zmian
MOV M,reg	przepisz do bajtu pamięci o adresie zawartym w parze rejestrów <i>HL</i> zawartość rejestru <i>reg</i>
	[[HL]] ← [reg]
	Wskaźniki: bez zmian
MVI reg,data8	wpisz do rejestru <i>reg</i> wartość <i>data8</i>
	[reg] ← data8
	Wskaźniki: bez zmian
MVI M,data8	wpisz do bajtu pamięci o adresie zawartym w parze rejestrów <i>HL</i> wartość <i>data8</i>
	[[HL]] ← data8
	Wskaźniki: bez zmian
LDAX B	przepisz do akumulatora <i>A</i> zawartość bajtu pamięci o adresie zawartym w parze rejestrów <i>BC</i>
	[A] ← [BC]
	Wskaźniki: bez zmian
LDAX D	przepisz do akumulatora <i>A</i> zawartość bajtu pamięci o adresie zawartym w parze rejestrów <i>DE</i>
	[A] ← [DE]
	Wskaźniki: bez zmian
STAX B	składuj zawartość akumulatora <i>A</i> w pamięci operacyjnej o adresie określonym zawartością pary rejestrów <i>BC</i>

Instrukcja	Znaczenie
	$[BC] \leftarrow [A]$
	Wskaźniki: bez zmian
STAX D	składuj zawartość akumulatora <i>A</i> w pamięci operacyjnej o adresie określonym zawartością pary rejestrów <i>DE</i>
	$[DE] \leftarrow [A]$
	Wskaźniki: bez zmian
LDA adr16	wpisz do akumulatora <i>A</i> zawartość bajtu pamięci o adresie określonym przez <i>adr16</i>
	$[A] \leftarrow [\text{adr16}]$
	Wskaźniki: bez zmian
STA adr16	składuj zawartość akumulatora <i>A</i> w pamięci o adresie określonym przez <i>adr16</i>
	$[\text{adr16}] \leftarrow [A]$
	Wskaźniki: bez zmian

III. Grupa instrukcji przesłania danych 16-bitowych

Instrukcja	Znaczenie
LHLD adr16	wpisz do pary rejestrów <i>HL</i> zawartość słowa pamięci operacyjnej o adresie określonym przez <i>adr16</i>
	$[HL] \leftarrow [\text{adr16}]$
	Wskaźniki: bez zmian
SHLD adr16	składuj zawartość pary rejestrów <i>HL</i> w słowie pamięci operacyjnej o adresie określonym przez <i>adr16</i>
	$[\text{adr16}] \leftarrow [HL]$
	Wskaźniki: bez zmian
LXI B,data16	wpisz do pary rejestrów <i>BC</i> wartość <i>data16</i>
	$[BC] \leftarrow \text{data16}$
	Wskaźniki: bez zmian
LXI D,data16	wpisz do pary rejestrów <i>DE</i> wartość <i>data16</i>
	$[DE] \leftarrow \text{data16}$
	Wskaźniki: bez zmian
LXI H,data16	wpisz do pary rejestrów <i>HL</i> wartość <i>data16</i>
	$[HL] \leftarrow \text{data16}$
	Wskaźniki: bez zmian

Instrukcja	Znaczenie
LXI SP,data16	wpisz do rejestru <i>SP</i> wartość <i>data16</i>
	[SP] ← data16
	Wskaźniki: bez zmian
XCHG	wymień zawartości par rejestrów <i>HL</i> i <i>DE</i> między sobą
	[HL] ↔ [DE]
	Wskaźniki: bez zmian
XTHL	wymień zawartości pary rejestrów <i>HL</i> i szczytu stosu między sobą
	[HL] ↔ [[SP]]
	Wskaźniki: bez zmian
SPHL	przepisz zawartość pary rejestrów <i>HL</i> do rejestru <i>SP</i>
	[SP] ← [HL]
	Wskaźniki: bez zmian
PUSH B	wpisz na szczyt stosu zawartość pary rejestrów <i>BC</i>
	[[SP]] ← [BC] [SP] ← [SP]-2
	Wskaźniki: bez zmian
PUSH D	wpisz na szczyt stosu zawartość pary rejestrów <i>DE</i>
	[[SP]] ← [DE] [SP] ← [SP]-2
	Wskaźniki: bez zmian
PUSH H	wpisz na szczyt stosu zawartość pary rejestrów <i>HL</i>
	[[SP]] ← [HL] [SP] ← [SP]-2
	Wskaźniki: bez zmian
PUSH PSW	wpisz na szczyt stosu zawartość słowa statusowego (<i>PSW</i> – akumulator i wskaźniki)
	[[SP]] ← [PSW] [SP] ← [SP]-2
	Wskaźniki: bez zmian
POP B	pobierz ze szczytu stosu zawartość pary rejestrów <i>BC</i>
	[BC] ← [[SP]] [SP] ← [SP]+2
	Wskaźniki: bez zmian
POP D	pobierz ze szczytu stosu zawartość pary rejestrów <i>DE</i>
	[DE] ← [[SP]] [SP] ← [SP]+2

Instrukcja	Znaczenie
	Wskaźniki: bez zmian
POP H	pobierz ze szczytu stosu zawartość pary rejestrów <i>HL</i>
	$[HL] \leftarrow [[SP]]$ $[SP] \leftarrow [SP]+2$
	Wskaźniki: bez zmian
POP PSW	pobierz ze szczytu stosu zawartość słowa statusowego (<i>PSW</i> – akumulator i wskaźniki)
	$[PSW] \leftarrow [[SP]]$ $[SP] \leftarrow [SP]+2$
	Wskaźniki: Z, S, P, CY, AC (plus V, UI)

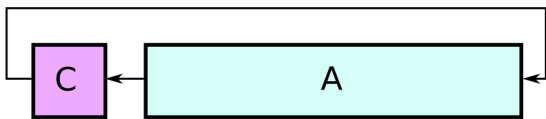
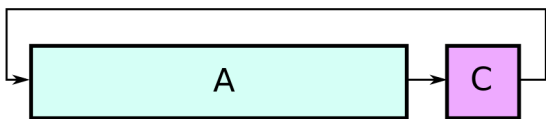
IV. Grupa instrukcji operacji arytmetycznych i logicznych danych 8-bitowych

Instrukcja	Znaczenie
ADD reg	dodaj do zawartości akumulatora <i>A</i> zawartość rejestru <i>reg</i>
	$[A] \leftarrow [A]+[reg]$
	Wskaźniki: Z, S, P, CY, AC (plus V)
ADD M	dodaj do zawartości akumulatora <i>A</i> zawartość bajtu pamięci o adresie określonym przez zawartość pary rejestrów <i>HL</i>
	$[A] \leftarrow [A]+[[HL]]$
	Wskaźniki: Z, S, P, CY, AC (plus V)
ADI data8	dodaj do zawartości akumulatora <i>A</i> wartość <i>data8</i>
	$[A] \leftarrow [A]+data8$
	Wskaźniki: Z, S, P, CY, AC (plus V)
ADC reg	dodaj do zawartości akumulatora <i>A</i> zawartość rejestru <i>reg</i> z uwzględnieniem bitu przeniesienia <i>C</i>
	$[A] \leftarrow [A]+[reg]+CY$
	Wskaźniki: Z, S, P, CY, AC (plus V)
ADC M	dodaj do zawartości akumulatora <i>A</i> zawartość bajtu pamięci o adresie określonym przez zawartość pary rejestrów <i>HL</i> z uwzględnieniem bitu przeniesienia <i>C</i>
	$[A] \leftarrow [A]+[[HL]]+CY$
	Wskaźniki: Z, S, P, CY, AC (plus V)
ACI data8	dodaj do zawartości akumulatora <i>A</i> wartość <i>data8</i> z uwzględnieniem bitu przeniesienia <i>C</i>

Instrukcja	Znaczenie
	$[A] \leftarrow [A] + \text{data8} + CY$ Wskaźniki: Z, S, P, CY, AC (plus V)
SUB reg	odejmij od zawartości akumulatora <i>A</i> zawartość rejestru <i>reg</i> $[A] \leftarrow [A] - [\text{reg}]$ Wskaźniki: Z, S, P, CY, AC (plus V)
SUB M	odejmij od zawartości akumulatora <i>A</i> zawartość bajtu pamięci o adresie określonym przez zawartość pary rejestrów <i>HL</i> $[A] \leftarrow [A] - [[HL]]$ Wskaźniki: Z, S, P, CY, AC (plus V)
SUI data8	odejmij od zawartości akumulatora <i>A</i> wartość <i>data8</i> $[A] \leftarrow [A] - \text{data8}$ Wskaźniki: Z, S, P, CY, AC (plus V)
SBB reg	odejmij od zawartości akumulatora <i>A</i> zawartość rejestru <i>reg</i> z uwzględnieniem bitu przeniesienia <i>C</i> $[A] \leftarrow [A] - [\text{reg}] - CY$ Wskaźniki: Z, S, P, CY, AC (plus V)
SBB M	odejmij od zawartości akumulatora <i>A</i> zawartość bajtu pamięci o adresie określonym przez zawartość pary rejestrów <i>HL</i> z uwzględnieniem bitu przeniesienia <i>C</i> $[A] \leftarrow [A] - [[HL]] - CY$ Wskaźniki: Z, S, P, CY, AC (plus V)
SBI data8	odejmij od zawartości akumulatora <i>A</i> wartość <i>data8</i> z uwzględnieniem bitu przeniesienia <i>C</i> $[A] \leftarrow [A] - \text{data8} - CY$ Wskaźniki: Z, S, P, CY, AC (plus V)
ANA reg	wykonaj iloczyn logiczny zawartości akumulatora <i>A</i> i zawartości rejestru <i>reg</i> $[A] \leftarrow [A] \text{ AND } [\text{reg}]$ Wskaźniki: Z, S, P, CY=0, AC=1
ANA M	wykonaj iloczyn logiczny zawartości akumulatora <i>A</i> i zawartości bajtu pamięci o adresie określonym przez zawartość pary rejestrów <i>HL</i> $[A] \leftarrow [A] \text{ AND } [[HL]]$ Wskaźniki: Z, S, P, CY=0, AC=1
ANI data8	wykonaj iloczyn logiczny zawartości akumulatora <i>A</i> i wartości <i>data8</i> $[A] \leftarrow [A] \text{ AND } \text{data8}$

Instrukcja	Znaczenie
	Wskaźniki: Z, S, P, CY=0, AC=1
ORA reg	wykonaj sumę logiczną zawartości akumulatora <i>A</i> i zawartości rejestru <i>reg</i>
	$[A] \leftarrow [A] \text{ OR } [\text{reg}]$
	Wskaźniki: Z, S, P, CY=0, AC=0
ORA M	wykonaj sumę logiczną zawartości akumulatora <i>A</i> i zawartości bajtu pamięci o adresie określonym przez zawartość pary rejestrów <i>HL</i>
	$[A] \leftarrow [A] \text{ OR } [[HL]]$
	Wskaźniki: Z, S, P, CY=0, AC=0
ORI data8	wykonaj sumę logiczną zawartości akumulatora <i>A</i> i wartości <i>data8</i>
	$[A] \leftarrow [A] \text{ OR } \text{data8}$
	Wskaźniki: Z, S, P, CY=0, AC=0
XRA reg	wykonaj sumę logiczną EXOR zawartości akumulatora <i>A</i> i zawartości rejestru <i>reg</i>
	$[A] \leftarrow [A] \text{ XOR } [\text{reg}]$
	Wskaźniki: Z, S, P, CY=0, AC=0
XRA M	wykonaj sumę logiczną EXOR zawartości akumulatora <i>A</i> i zawartości bajtu pamięci o adresie określonym przez zawartość pary rejestrów <i>HL</i>
	$[A] \leftarrow [A] \text{ XOR } [[HL]]$
	Wskaźniki: Z, S, P, CY=0, AC=0
XRI data8	wykonaj sumę logiczną EXOR zawartości akumulatora <i>A</i> i wartości <i>data8</i>
	$[A] \leftarrow [A] \text{ XOR } \text{data8}$
	Wskaźniki: Z, S, P, CY=0, AC=0
CMP reg	wykonaj porównanie (ustaw tylko wskaźniki) zawartości akumulatora <i>A</i> i zawartości rejestru <i>reg</i>
	$[A] - [\text{reg}]$
	Wskaźniki: Z, S, P, CY, AC (plus V)
CMP M	wykonaj porównanie (ustaw tylko wskaźniki) zawartości akumulatora <i>A</i> i zawartości bajtu pamięci o adresie określonym przez zawartość pary rejestrów <i>HL</i>
	$[A] - [[HL]]$
	Wskaźniki: Z, S, P, CY, AC (plus V)
CPI data8	wykonaj porównanie (ustaw tylko wskaźniki) zawartości akumulatora <i>A</i> i wartości <i>data8</i>
	$[A] - \text{data8}$

Instrukcja	Znaczenie
	Wskaźniki: Z, S, P, CY, AC (plus V)
INR reg	zwiększ zawartość rejestru <i>reg</i> o jeden
	$[\text{reg}] \leftarrow [\text{reg}] + 1$
	Wskaźniki: Z, S, P, AC (plus V)
INR M	zwiększ zawartość bajtu pamięci o adresie zawartym z parze rejestrów <i>HL</i> o jeden
	$[[\text{HL}]] \leftarrow [[\text{HL}]] + 1$
	Wskaźniki: Z, S, P, AC (plus V)
DCR reg	zmniejsz zawartość rejestru <i>reg</i> o jeden
	$[\text{reg}] \leftarrow [\text{reg}] - 1$
	Wskaźniki: Z, S, P, AC (plus V)
DCR M	zmniejsz zawartość bajtu pamięci o adresie zawartym z parze rejestrów <i>HL</i>
	$[[\text{HL}]] \leftarrow [[\text{HL}]] - 1$
	Wskaźniki: Z, S, P, AC (plus V)
CMA	zaneguj logicznie zawartość akumulatora <i>A</i>
	Wskaźniki: bez zmian
DAA	wykonaj korekcję dziesiętną
	Wskaźniki: Z, S, P, CY, AC (plus V)
RLC	przesuń zawartość akumulatora <i>A</i> w lewo
	Wskaźniki: CY
RRC	przesuń zawartość akumulatora <i>A</i> w prawo
	Wskaźniki: CY
RAL	przesuń zawartość akumulatora <i>A</i> w lewo

Instrukcja	Znaczenie
	
	Wskaźniki: CY
RAR	przesuń zawartość akumulatora <i>A</i> w prawo
	
	Wskaźniki: CY

V. Grupa instrukcja arytmetycznych 16-bitowych

Instrukcja	Znaczenie
DAD B	dodaj do zawartości pary rejestrów <i>HL</i> zawartość pary rejestrów <i>BC</i>
	$[HL] \leftarrow [HL] + [BC]$
	Wskaźniki: CY (plus V)
DAD D	dodaj do zawartości pary rejestrów <i>HL</i> zawartość pary rejestrów <i>DE</i>
	$[HL] \leftarrow [HL] + [DE]$
	Wskaźniki: CY (plus V)
DAD H	dodaj do zawartości pary rejestrów <i>HL</i> zawartość pary rejestrów <i>HL</i>
	$[HL] \leftarrow [HL] + [HL]$
	Wskaźniki: CY (plus V)
DAD SP	dodaj do zawartości pary rejestrów <i>HL</i> zawartość rejestru <i>SP</i>
	$[HL] \leftarrow [HL] + [SP]$
	Wskaźniki: CY (plus V)
INX B	zwiększ zawartość pary rejestrów <i>BC</i> o 1
	$[BC] \leftarrow [BC] + 1$
	Wskaźniki: bez zmian
INX D	zwiększ zawartość pary rejestrów <i>DE</i> o 1
	$[DE] \leftarrow [DE] + 1$
	Wskaźniki: bez zmian

Instrukcja	Znaczenie
INX H	zwiększ zawartość pary rejestrów <i>HL</i> o 1
	$[HL] \leftarrow [HL] + 1$
	Wskaźniki: bez zmian
INX SP	zwiększ zawartość rejestru <i>SP</i> o 1
	$[SP] \leftarrow [SP] + 1$
	Wskaźniki: bez zmian
DCX B	zmniejsz zawartość pary rejestrów <i>BC</i> o 1
	$[BC] \leftarrow [BC] - 1$
	Wskaźniki: bez zmian
DCX D	zmniejsz zawartość pary rejestrów <i>DE</i> o 1
	$[DE] \leftarrow [DE] - 1$
	Wskaźniki: bez zmian
DCX H	zmniejsz zawartość pary rejestrów <i>HL</i> o 1
	$[HL] \leftarrow [HL] - 1$
	Wskaźniki: bez zmian
DCX SP	zmniejsz zawartość rejestru <i>SP</i> o 1
	$[SP] \leftarrow [SP] - 1$
	Wskaźniki: bez zmian

VI. Grupa instrukcji skoków, wywołania i powrotu z podprogramów

Instrukcja	Znaczenie
JMP adr16	wykonaj bezwarunkowy skok do miejsca określonego przez <i>adr16</i>
	$[PC] \leftarrow \text{adr16}$
	Wskaźniki: bez zmian
PCHL	wykonaj skok bezwarunkowy do miejsca określonego przez zawartość pary rejestrów <i>HL</i>
	$[PC] \leftarrow [HL]$
	Wskaźniki: bez zmian
JC adr16	wykonaj warunkowy skok (wskaźnik $C=1$) do miejsca określonego przez <i>adr16</i>
	$[PC] \leftarrow \text{adr16}$
	Wskaźniki: bez zmian

Instrukcja	Znaczenie
JNC adr16	wykonaj warunkowy skok (wskaźnik $C=0$) do miejsca określonego przez <i>adr16</i>
	$[PC] \leftarrow \text{adr16}$
	Wskaźniki: bez zmian
JZ adr16	wykonaj warunkowy skok (wskaźnik $Z=1$) do miejsca określonego przez <i>adr16</i>
	$[PC] \leftarrow \text{adr16}$
	Wskaźniki: bez zmian
JNZ adr16	wykonaj warunkowy skok (wskaźnik $Z=0$) do miejsca określonego przez <i>adr16</i>
	$[PC] \leftarrow \text{adr16}$
	Wskaźniki: bez zmian
JP adr16	wykonaj warunkowy skok (wskaźnik $S=0$) do miejsca określonego przez <i>adr16</i>
	$[PC] \leftarrow \text{adr16}$
	Wskaźniki: bez zmian
JM adr16	wykonaj warunkowy skok (wskaźnik $S=1$) do miejsca określonego przez <i>adr16</i>
	$[PC] \leftarrow \text{adr16}$
	Wskaźniki: bez zmian
JPE adr16	wykonaj warunkowy skok (wskaźnik $P=1$) do miejsca określonego przez <i>adr16</i>
	$[PC] \leftarrow \text{adr16}$
	Wskaźniki: bez zmian
JPO adr16	wykonaj warunkowy skok (wskaźnik $P=0$) do miejsca określonego przez <i>adr16</i>
	$[PC] \leftarrow \text{adr16}$
	Wskaźniki: bez zmian
CALL adr16	wykonaj bezwarunkowy skok ze śladem do miejsca określonego przez <i>adr16</i> (wywołaj podprogram)
	$[[SP]] \leftarrow [PC]$
	$[SP] \leftarrow [SP]-2$
	$[PC] \leftarrow \text{adr16}$
CC adr16	Wskaźniki: bez zmian
	wykonaj warunkowy skok ze śladem (wskaźnik $C=1$) do miejsca określonego przez <i>adr16</i> (wywołaj podprogram)

Instrukcja	Znaczenie
	$[[SP]] \leftarrow [PC]$ $[SP] \leftarrow [SP]-2$ $[PC] \leftarrow \text{adr16}$ Wskaźniki: bez zmian
CNC <i>adr16</i>	wykonaj warunkowy skok ze śladem (wskaźnik $C=0$) do miejsca określonego przez <i>adr16</i> (wywołaj podprogram) $[[SP]] \leftarrow [PC]$ $[SP] \leftarrow [SP]-2$ $[PC] \leftarrow \text{adr16}$ Wskaźniki: bez zmian
CZ <i>adr16</i>	wykonaj warunkowy skok ze śladem (wskaźnik $Z=1$) do miejsca określonego przez <i>adr16</i> (wywołaj podprogram) $[[SP]] \leftarrow [PC]$ $[SP] \leftarrow [SP]-2$ $[PC] \leftarrow \text{adr16}$ Wskaźniki: bez zmian
CNZ <i>adr16</i>	wykonaj warunkowy skok ze śladem (wskaźnik $Z=0$) do miejsca określonego przez <i>adr16</i> (wywołaj podprogram) $[[SP]] \leftarrow [PC]$ $[SP] \leftarrow [SP]-2$ $[PC] \leftarrow \text{adr16}$ Wskaźniki: bez zmian
CP <i>adr16</i>	wykonaj warunkowy skok ze śladem (wskaźnik $S=0$) do miejsca określonego przez <i>adr16</i> (wywołaj podprogram) $[[SP]] \leftarrow [PC]$ $[SP] \leftarrow [SP]-2$ $[PC] \leftarrow \text{adr16}$ Wskaźniki: bez zmian
CM <i>adr16</i>	wykonaj warunkowy skok ze śladem (wskaźnik $S=1$) do miejsca określonego przez <i>adr16</i> (wywołaj podprogram) $[[SP]] \leftarrow [PC]$ $[SP] \leftarrow [SP]-2$ $[PC] \leftarrow \text{adr16}$ Wskaźniki: bez zmian
CPE <i>adr16</i>	wykonaj warunkowy skok ze śladem (wskaźnik $P=1$) do miejsca określonego przez <i>adr16</i> (wywołaj podprogram) $[[SP]] \leftarrow [PC]$ $[SP] \leftarrow [SP]-2$ $[PC] \leftarrow \text{adr16}$ Wskaźniki: bez zmian

Instrukcja	Znaczenie
CPO <i>adr16</i>	wykonaj warunkowy skok ze śladem (wskaźnik $P=0$) do miejsca określonego przez <i>adr16</i> (wywołaj podprogram)
	$[[SP]] \leftarrow [PC]$ $[SP] \leftarrow [SP]-2$ $[PC] \leftarrow \text{adr16}$
	Wskaźniki: bez zmian
RET	wykonaj bezwarunkowy skok według śladu (wróć z podprogramu)
	$[PC] \leftarrow [[SP]]$ $[SP] \leftarrow [SP]+2$
	Wskaźniki: bez zmian
RC	wykonaj warunkowy skok (wskaźnik $C=1$) według śladu (wróć z podprogramu)
	$[PC] \leftarrow [[SP]]$ $[SP] \leftarrow [SP]+2$
	Wskaźniki: bez zmian
RNC	wykonaj warunkowy skok (wskaźnik $C=0$) według śladu (wróć z podprogramu)
	$[PC] \leftarrow [[SP]]$ $[SP] \leftarrow [SP]+2$
	Wskaźniki: bez zmian
RZ	wykonaj warunkowy skok (wskaźnik $Z=1$) według śladu (wróć z podprogramu)
	$[PC] \leftarrow [[SP]]$ $[SP] \leftarrow [SP]+2$
	Wskaźniki: bez zmian
RNZ	wykonaj warunkowy skok (wskaźnik $Z=0$) według śladu (wróć z podprogramu)
	$[PC] \leftarrow [[SP]]$ $[SP] \leftarrow [SP]+2$
	Wskaźniki: bez zmian
RM	wykonaj warunkowy skok (wskaźnik $S=1$) według śladu (wróć z podprogramu)
	$[PC] \leftarrow [[SP]]$ $[SP] \leftarrow [SP]+2$
	Wskaźniki: bez zmian
RP	wykonaj warunkowy skok (wskaźnik $S=0$) według śladu (wróć z podprogramu)
	$[PC] \leftarrow [[SP]]$ $[SP] \leftarrow [SP]+2$

Instrukcja	Znaczenie
	Wskaźniki: bez zmian
RPE	wykonaj warunkowy skok (wskaźnik $P=1$) według śladu (wróć z podprogramu)
	$[PC] \leftarrow [[SP]]$ $[SP] \leftarrow [SP]+2$
	Wskaźniki: bez zmian
RPO	wykonaj warunkowy skok (wskaźnik $P=0$) według śladu (wróć z podprogramu)
	$[PC] \leftarrow [[SP]]$ $[SP] \leftarrow [SP]+2$
	Wskaźniki: bez zmian

VII. Grupa instrukcji sterujących jednostką centralną

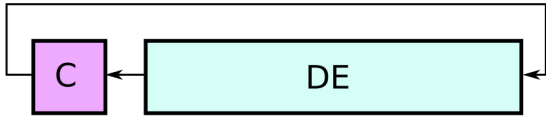
Instrukcja	Znaczenie
EI	odblokuj przyjmowanie przerw
	Wskaźniki: bez zmian
DI	zablokuj przyjmowanie przerw
	Wskaźniki: bez zmian
RST q	wykonaj restart od miejsca wskazanego przez q ($q=0, 1, 2, 3, 4, 5, 6$ lub 7)
	Wskaźniki: bez zmian
STC	ustaw wskaźnik C na 1
	Wskaźniki: CY
CMC	odwróć wskaźnik C na przeciwny
	Wskaźniki: CY
NOP	instrukcja pusta
	Wskaźniki: bez zmian
HLT	zatrzymaj wykonanie programu
	Wskaźniki: bez zmian

Rozszerzenia w mikroprocesorze I8085.

Instrukcja	Znaczenie
RIM	Wpisuje do akumulatora następujące informacje
	Maski przerwań połówkowych Flaga zezwolenia na przerwania Przerwania połówkowe w toku Stan pinu SID
	Wskaźniki: bez zmian
SIM	Instrukcja do manipulacji stanem procesora w oparciu o stan akumulatora, jak poniżej
	Zezwolenia na przerwania połówkowe Zezwolenia na ustawnienie maski przerwań połówkowych RESET I7.5 Bez funkcji Zezwolenie na sterowanie pinem SOD Sterowanie pinem SOD
	Wskaźniki: bez zmian

Instrukcje nieudokumentowane procesora i8085

Instrukcja	Znaczenie
ARHL	przesuń arytmetyczne parę rejestrów <i>HL</i> w prawo o jeden bit
	Wskaźniki: CY

Instrukcja	Znaczenie
DSUB	odejmij od zawartości pary rejestrów <i>HL</i> zawartość pary rejestrów <i>BC</i>
	$[HL] \leftarrow [HL] - [BC]$
	Wskaźniki: Z, S, P, CY, AC, V, UI
JNUI <i>adr16</i>	wykonaj warunkowy skok (wskaźnik UI=0) do miejsca określonego przez <i>adr16</i>
	$[PC] \leftarrow \text{adr16}$
	Wskaźniki: bez zmian
JUI <i>adr16</i>	wykonaj warunkowy skok (wskaźnik UI=1) do miejsca określonego przez <i>adr16</i>
	$[PC] \leftarrow \text{adr16}$
	Wskaźniki: bez zmian
LDHI <i>data8</i>	dodaj do zawartości pary rejestrów <i>HL</i> wartość operandu <i>data8</i> i wynik umieść w parze rejestrów <i>DE</i>
	$[DE] \leftarrow [HL] + \text{data8}$
	Wskaźniki: bez zmian
LDSI <i>data8</i>	dodaj do zawartości rejestru <i>SP</i> wartość operandu <i>data8</i> i wynik umieść w parze rejestrów <i>DE</i>
	$[DE] \leftarrow [SP] + \text{data8}$
	Wskaźniki: bez zmian
LHLX	wpisz do pary rejestrów <i>HL</i> zawartość pamięci adresowanej parą rejestrów <i>DE</i>
	$[L] \leftarrow [[DE]]; [H] \leftarrow [[DE] + 1]$
	Wskaźniki: bez zmian
RDEL	przesuń zawartość pary rejestrów <i>DL</i> w lewo o jeden bit z udziałem wskaźnika <i>C</i>
	
	Wskaźniki: CY
RSTV	wykonaj restart (od adresu 40 hex) w przypadku, gdy jest ustawiony wskaźnik <i>V</i>
	Wskaźniki: bez zmian
SHLX	Zapisz zawartość pary rejestrów <i>HL</i> do pamięci adresowanej parą rejestrów <i>DE</i>

Instrukcja	Znaczenie
	$[[DE]] \leftarrow [L] ; [[DE]+1] \leftarrow [H]$
	Wskaźniki: bez zmian